

## Anhang A. Module und Prüfungsleistungen Bachelor-Studiengang Eingebettete Systeme

Bachelor-Studiengang (B.Sc.) "Eingebettete Systeme"																	
Modulkategorie- bzw. Modulbezeichnung	Art der Prüfung	Benotung	CP (ECTS)		WiSe		SoSe		WiSe		SoSe		WiSe		SoSe		
					Fachsemester												
					1		2		3		4		5		6		
					V/Ü/P SWS	CP	V/Ü/P SWS	CP	V/Ü/P SWS	CP	V/Ü/P SWS	CP	V/Ü/P SWS	CP	V/Ü/P SWS	CP	
Ringvorlesung Perspektiven der Informatik	schriftlich	u	2	0	2/0/0	2											
Höhere Mathematik für Ingenieure 1	Klausur(en), PVL	b	0	9	4/2/0	9											
Höhere Mathematik für Ingenieure 2	Klausur(en), PVL	b	0	9			4/2/0	9									
Höhere Mathematik für Ingenieure 3	Klausur(en), PVL	b	0	9					4/2/0	9							
Einführung in Eingebettete Systeme	Klausur(en), PVL	b	0	6	2/2/0	6											
Programmierung 1	Klausur(en), PVL	b	0	9	4/2/0	9											
Programmierung 2	Klausur(en), PVL	b	0	9			4/2/0	9									
Grundlagen der Elektrotechnik 1	Klausur(en), PVL	b	0	5	2/1/0	5											
Softwarepraktikum	Projektarbeit	u	9	0					1/1/4	9							
Embedded Systems	Klausur(en), PVL	b	0	9							4/2/0	9					
Proseminar	mündlich, schriftlich	b	0	5							0/0/2	5					
Bachelor-Seminar	mündlich, schriftlich	b	0	9												9	
Bachelor-Arbeit	Bachelorarbeit	b	0	12												12	
<b>Wahlpflichtbereich "Informatik" (mindestens 27 CP)</b>									4/2/0	9	4/2/0	9			4/2/0	9	
Systemarchitektur	Klausur(en), PVL	b	0	9													
Grundzüge der Theoretischen Informatik	Klausur(en), PVL	b	0	9													
Grundzüge von Algorithmen und Datenstrukturen	Klausur(en), PVL	b	0	6													
Nebenläufige Programmierung	Klausur(en), PVL	b	0	6													
Telecommunications 1	Klausur(en), PVL	b	0	9													
<b>Wahlpflichtbereich "Engineering" (mindestens 17 CP)</b>									2/2/0	6	2,5/1/0	5					
											je 1/1/0	6					
Grundlagen der Signalverarbeitung	Klausur(en), PVL	b	0	6													
Grundlagen der Automatisierungstechnik	Klausur(en), PVL	b	0	4													
Systemtheorie und Regelungstechnik 1	Klausur(en), PVL	b	0	5													
Schaltungstechnik	Klausur(en), PVL	b	0	3+3													
(Modulelemente Elektronische Schaltungen und Elektrische Netzwerke, je 3 CP)																	
Elektronische Systeme	Klausur(en), PVL	b	0	3													
Mikroelektronik 1	Klausur(en), PVL	b	0	4													
Stammvorlesungen (siehe unten, variable CP-Zahl)	Klausur(en), PVL	b	0	18									je 4/2/0	18			
Wahlpflicht (siehe unten)		u	mind. 16	0				2/0/0	3			2/2/0	4			4/2/0	9
<b>SUMMEN</b>								<b>31</b>	<b>30</b>	<b>33</b>	<b>29</b>	<b>27</b>	<b>30</b>				

<b>Stammvorlesungen</b>				
Aufbau- und Verbindungstechnik 1	Klausur(en), PVL	b	0	4
Automation Systems	Klausur(en), PVL	b	0	4
Compiler Construction	Klausur(en), PVL	b	0	9
Computational Electromagnetics 1	Klausur(en), PVL	b	0	4
Computational Electromagnetics 2	Klausur(en), PVL	b	0	4
Computer Architecture / Rechnerarchitektur	Klausur(en), PVL	b	0	9
Datennetze / Data Networks	Klausur(en), PVL	b	0	9
Digitale Signalverarbeitung / Digital Signal Processing	Klausur(en), PVL	b	0	6
Distributed Systems	Klausur(en), PVL	b	0	9
Einführung in die elektromagnetische Feldsimulation	Klausur(en), PVL	b	0	4
Elektrische Antriebe	Klausur(en), PVL	b	0	4
Messtechnik und Sensorik	Klausur(en), PVL	b	0	6
Elektronik / Bauelemente	Klausur(en), PVL	b	0	3
High Speed Electronics	Klausur(en), PVL	b	0	4
High Frequency Engineering	Klausur(en), PVL	b	0	4
Embedded Systems (Pflicht im Bachelorstudiengang Eingebettete Systeme)	Klausur(en), PVL	b	0	9
Future Media Internet	Klausur(en), PVL	b	0	9
Image Processing and Computer Vision	Klausur(en), PVL	b	0	9
Mikroelektronik 2	Klausur(en), PVL	b	0	4
Mikroelektronik 3	Klausur(en), PVL	b	0	4
Mikroelektronik 4	Klausur(en), PVL	b	0	4
Mikromechanische Bauelemente	Klausur(en), PVL	b	0	4
Mikrotechnologie	Klausur(en), PVL	b	0	4
Muster- und Spracherkennung / Pattern and Speech Recognition	Klausur(en), PVL	b	0	6
Operating Systems	Klausur(en), PVL	b	0	9
Security	Klausur(en), PVL	b	0	9
Software Engineering	Klausur(en), PVL	b	0	9
Statistical Natural Language Processing	Klausur(en), PVL	b	0	6
Systemtheorie und Regelungstechnik 1	Klausur(en), PVL	b	0	6
Systemtheorie und Regelungstechnik 2	Klausur(en), PVL	b	0	5
Telecommunications 1 (Wahlpflicht im Bachelorstudiengang Eingebettete Systeme)	Klausur(en), PVL	b	0	9
Telecommunications 2	Klausur(en), PVL	b	0	9
Theoretische Elektrotechnik 2	Klausur(en), PVL	b	0	5
Verification	Klausur(en), PVL	b	0	9
Prüfungsausschuss kann das Studienangebot modifizieren				

<b>Wahlpflicht</b>				
Tutor	Tutortätigkeit	u	4	0
Soft Skill Seminar	mündlich, schriftlich	u	variabel	0
Sprachkurse (max. 6 CP)	mündlich, schriftlich	u	3 oder 6	0
Industriepraktikum (max. 6 CP)		u	6	0
Weitere Vorlesungen aus dem Bereich Eingebettete Systeme	Klausur(en), PVL	u	variabel	0
Prüfungsausschuss kann das Studienangebot modifizieren				

**Legende:** V = Vorlesung, Ü = Übung, P = Projekt oder Praktikum, PVL = Prüfungsvorleistung, CP = Credit Points, SWS = Semesterwochenstunden